CAPTEUR D'IMAGE A BARRETTES LINEAIRES ABOUTEES

L'invention concerne la fabrication de capteurs d'image de grande dimension, fonctionnant par défilement relatif entre l'image et le capteur. Il s'agit donc de capteurs linéaires, c'est-à-dire de capteurs comportant une ou plusieurs lignes de détecteurs photosensibles et destinés, au cours du défilement relatif entre l'image et le capteur, à reconstituer une image globale en deux dimensions, à savoir une dimension dans le sens de la ligne de détecteurs photosensibles et une dimension dans le sens de défilement perpendiculaire à cette ligne.

On comprendra que sont inclus dans cette définition les capteurs à barrettes linéaires à plusieurs lignes, et notamment les capteurs linéaires de type TDI (Time Delay Integration) qui peuvent comporter plusieurs lignes, voire plusieurs dizaines de lignes, destinées, par observation successive d'une même ligne d'image par plusieurs lignes de détecteurs à améliorer le rapport signal/bruit de la détection.

Pour des applications particulières, telles que par exemple l'observation de la terre à partir de satellites, on souhaite réaliser des capteurs linéaires de grande longueur, supérieure à celle qu'on sait réaliser sur une seule puce de silicium, et pour cela on peut aligner plusieurs puces bout-à-bout dans le sens de leur longueur.

15

20

25

La figure 1 représente, en vue de dessus, un alignement, sur une platine 10, de plusieurs boîtiers B1, B2, B3...portant chacun une puce semiconductrice respective P1, P2, P3 ... en forme de barrette, chaque puce étant reliée électriquement à son boîtier par des fils soudés entre des plots de connexion de la puce et des plots de connexion du boîtier.

L'inconvénient de ce montage est la présence de zones aveugles : même si les points photosensibles arrivent pratiquement au bord de la puce et même si la puce arrive pratiquement au bord du boîtier, les zones de jonction à la frontière entre deux puces ne comportent pas de points photosensibles (ou pixels de détection d'image). En effet, les pixels ne peuvent guère arriver plus près qu'à une cinquantaine de micromètres du bord de la puce et la puce ne peut arriver au bord du boîtier qu'avec une tolérance du même ordre. Pour des pixels ayant un pas d'environ 10

5

20

35

2

micromètres, une dizaine de pixels risquent d'être absents à chaque zone d'aboutement de boîtiers adjacents. Ceci n'est pas acceptable car l'image globale reconstituée au fur et à mesure du déplacement relatif du capteur comporterait des colonnes noires dans le sens du défilement.

La figure 2 représente, en coupe latérale, une solution qui a été essayée pour résoudre cet inconvénient : l'optique de prise de vue projette l'image à détecter non pas directement sur le capteur photosensible mais sur la face plane d'entrée d'un ensemble de faisceaux de fibres optiques F1, F2, F3 ...; les faisceaux de fibres F1, F2, F3 sont juxtaposés et ne laissent aucun vide entre eux du côté de leur face d'entrée ; mais chaque faisceau est déformé, par resserrement du côté tourné vers la puce, pour que sa face de sortie vienne occuper seulement la longueur utile de la barrette linéaire. On élimine ainsi les zones aveugles. Cette solution est très coûteuse, notamment en raison de l'extrême précision qui est requise dans la juxtaposition des faisceaux de fibres et dans la déformation de ces faisceaux pour que leur sortie occupe exactement la longueur active photosensible de chaque barrette.

La figure 3 représente une solution plus pratique qui peut être envisagée : les puces sont aboutées mais en quinconce ; elles ne sont donc pas alignées, ou plus exactement elles sont divisées en deux groupes de puces alignées et les deux groupes forment deux alignements parallèles, chaque puce du deuxième groupe étant placée entre deux puces écartées du premier groupe mais décalée hors de l'alignement des puces du premier groupe. L'écartement entre deux puces d'un alignement est inférieur à la longueur du boîtier d'une puce. Les boîtiers s'appuyent donc les uns contre les autres à leur extrémité, le long d'un bord parallèle à la direction d'alignement ; les extrémités des puces adjacentes comportent des portions de zones de détection en recouvrement mutuel de manière qu'il n'y ait absolument aucune zone morte. La séparation des axes d'alignement des deux groupes est égale à la largeur L du boîtier. Elle est parfaitement connue, et, lors d'une prise de vue en défilement, en tenant compte de la vitesse de défilement V, on reconstruit une ligne d'image en combinant les informations fournies par deux puces adjacentes non pas au même instant mais avec un intervalle de temps L/V qui compense le fait que les puces ne voient pas la même ligne d'image au même moment.

3

Cette solution souffre des inconvénients liés à la nécessité de reconstruire l'image finale, avec des risques de distorsion et d'instabilité qui sont d'autant plus gênants que l'écart entre les deux alignements de puce est plus grand. Or l'écart est égal à la largeur du boîtier, soit plusieurs centimètres.

Une solution possible, pour limiter cet inconvénient, est représentée à la figure 4 : Les puces sont placées tout au bord du boîtier, tous les fils de liaison de la puce avec le boîtier étant reportés d'un seul côté de la puce. Les puces sont encore en quinconce et le signal qu'elles fournissent doit être traité pour effectuer une reconstruction tenant compte du décalage de l'axe d'alignement des puces, mais ce décalage n'est pratiquement plus que de la largeur de la puce et non plus la largeur du boîtier.

Malheureusement, cette solution est coûteuse car elle oblige à concevoir une puce particulière, ayant des plots de connexion d'un seul côté, et de plus elle peut obliger à utiliser deux composants différents selon que la puce fait partie de l'un ou de l'autre alignement car les puces sont alternativement retournées ; or le retournement n'est pas forcément compatible avec le fonctionnement de la puce. C'est le cas en particulier pour des barrettes multilinéaires fonctionnant en mode TDI ("Time Delay Integration") ou des barrettes d'imagerie multispectrales ayant plusieurs lignes de pixels correspondant à des couleurs ou des zones de spectre différentes. En effet, dans ces deux cas, le retournement de la puce pose des problèmes de traitement de signal. Cette solution est donc difficile à mettre en œuvre.

25

35

Pour améliorer encore l'aboutement en quinconce, avec recouvrement mutuel des zones photosensibles pour éviter les zones aveugles, la présente invention propose principalement un capteur dont le boîtier, au lieu d'être simplement rectangulaire comme c'est le cas habituellement, comporte deux petites extensions latérales sensiblement de même largeur que la puce et de longueur sensiblement égale au recouvrement mutuel désiré entre puces. Ces extensions s'étendent dans le sens de la longueur de la puce. La puce recouvre pratiquement entièrement ces extensions (qui ne comportent pas de plots de connexion). Les extensions de deux boîtiers sont adjacentes (en contact physique ou presque

4

en contact physique) par leur côté parallèle à l'alignement des puces. Il n'y a pas de plot de connexion sur le substrat dans la zone des extensions latérales.

On a donc un aboutement en quinconce, avec un entraxe égal à la largeur des puces ou à peu près, sans avoir besoin de concevoir un composant spécial (les plots peuvent en effet être situés des deux côtés de la puce) et sans avoir besoin de deux composants différents, un pour chacun des alignements, comme c'est le cas dans la disposition de la figure 4.

10

20

30

35

Par conséquent, on propose selon l'invention un capteur d'image comportant plusieurs barrettes linéaires de détection d'image associées pour former un capteur d'image linéaire de longueur supérieure à celle de chaque barrette, caractérisé en ce que les barrettes sont montées sur des boîtiers dont la surface supérieure a une forme de rectangle allongé pourvu, sur deux petits côtés opposés du rectangle, de deux extensions sensiblement recouvertes par les extrémités de la barrette, les boîtiers étant montés en quinconce et deux boîtiers étant adjacents le long d'une extension respective de chacun. Ces extensions ont une largeur plus faible que celle des petits côtés du rectangle. Il n'y a pas de plots de connexion sur les boîtiers, de sorte que ceux-ci peuvent être tous identiques et juxtaposés sans retournement.

Cependant, on peut aussi envisager une variante dans laquelle les puces débordent d'un boîtier rectangulaire sans que des extensions de ce boîtier rectangulaire les supportent. Cette variante est moins favorable car elle soumet les puces à des contraintes qui ne sont pas toujours compatibles avec des conditions d'environnement sévères, en particulier du point de vue des chocs et des vibrations ; d'autre part, la mise à la masse de la puce sur toute sa face arrière est moins bonne, ainsi que l'évacuation thermique.

Pour tenir compte de ces deux possibilités selon l'invention, on a formulé la définition générale suivante de l'invention : un capteur d'image de grande dimension fonctionnant par défilement relatif de l'image par rapport au capteur, comportant plusieurs puces monolithiques individuelles aptes à détecter chacune une portion d'image linéaire perpendiculaire au sens de défilement, les puces individuelles étant disposées en deux groupes, les puces d'un groupe étant alignées pour détecter des portions d'image alignées et les puces de l'autre groupe étant alignées pour détecter d'autres

5

portions d'image alignées mais décalées par rapport aux puces du premier groupe dans la direction de défilement relatif, les puces du deuxième groupe étant disposées en quinconce par rapport aux puces du premier groupe de manière que toutes les puces du premier groupe soient situées à côté d'au moins une puce du deuxième groupe, les puces étant montées chacune sur un boîtier, des fils de connexion étant connectés entre des plots de connexion du boîtier et des plots de connexion à la surface supérieure de la puce, caractérisé en ce que la surface supérieure du boîtier, sur laquelle est montée la puce, comporte une zone principale dont la forme est un rectange allongé dont la longueur est inférieure à la longueur de la puce et dont la largeur est supérieure à celle de la puce, la totalité des plots de connexion étant situés le long de la puce à l'intérieur de ce rectangle, toutes les puces possédant deux extrémités débordant du rectangle, une extrémité débordante d'une puce étant adjacente, par un côté parallèle à l'alignement des puces, à un côté, également parallèle à l'alignement des puces, de l'extrémité débordante d'une autre puce. Les boîtiers sont tous identiques et sont juxtaposés sans retournement.

L'extrémité de puce déborde donc selon l'invention soit dans le vide soit sur une extension du boîtier prolongeant la zone rectangulaire dans la direction générale de la longueur du rectangle.

Dans la réalisation avec un boîtier rectangulaire à deux extensions situées sous les débordements de puce, on prévoit de préférence que la dimension de ces extensions, en longueur dans le sens de l'alignement comme en largeur dans le sens de défilement de l'image, est à peine supérieure à la longueur et la largeur de la partie débordante de puce qui recouvre cette extension. Seule une marge de tolérance de positionnement est prévue, par exemple de l'ordre de 50 à 100 micromètres autour de la puce est prévue pour tenir compte de risques de mauvais positionnement de la puce sur le boîtier.

30

20

D'autres caractéristiques et avantages de l'invention apparaîtront à la lecture de la description détaillée qui suit et qui est faite en référence aux dessins annexés dans lesquels :

6

- les figures 1 à 4, déjà décrites, représentent différentes possibilités de montage de barrettes linéaires pour constituer un capteur de grande dimension ;

- la figure 5 représente une première possibilité d'aboutement de barrettes selon l'invention, avec un boîtier pourvu de deux extensions et une puce recouvrant ces extensions :
 - la figure 6 représente plus en détail un boîtier selon l'invention ;
 - la figure 7 représente une variante de réalisation avec un boîtier rectangulaire sans extension et une puce débordante.

10

15

20

30

35

Sur la figure 5 on voit le capteur linéaire selon l'invention, avec plusieurs puces linéaires aboutées en quinconce avec recouvrement partiel aux extrémités des puces. Les puces en quinconce forment deux alignements parallèles dont les axes sont des droites D1 et D2 perpendiculaires au sens de défilement Ox de l'image par rapport au capteur.

Le premier alignement, comporte les puces linéaires de rang impair, P1, P3, etc., portées chacune par un boîtier respectif B1, B3, et la ligne passant linéairement par le centre des puces est la droite D1. Le deuxième alignement comprend les puces de rang pair P2, P4, portées par les boîtiers respectifs B2, B4, etc. et leur ligne centrale est la droite D2.

Les droites D1 et D2 sont séparées par une distance L qui est égale ou légèrement supérieure (de 100 à 200 micromètres par exemple) à la largeur des puces (largeur comptée selon la direction Ox, égale par exemple à quelques millimètres). Cette largeur est bien inférieure à celle des boîtiers qui les supportent (un ou plusieurs centimètres), de sorte que l'écartement L des droites D1 et D2 est bien inférieur à celui qui existe dans la figure 3. Les puces sont toutes identiques et montées de manière identique sur leur boîtier, contrairement au cas de la figure 4.

Les boîtiers, tous identiques, ont une forme générale allongée puisque les puces sont des barrettes linéaires (une ligne ou plusieurs lignes), ils ont donc deux grands côtés parallèles aux droites D1 et D2 et deux petits côtés aux extrémités de ces grands côtés. Les petits côtés comportent chacun une extension ou «oreille» qui prolonge le boîtier dans la direction des droites D1 et D2. La puce montée sur un boîtier recouvre l'essentiel de la surface supérieure de ces extensions, une légère marge (50 à 100

7

micromètres) pouvant cependant être prévue sur tous les bords de l'extension pour que le boîtier déborde au delà de la surface de la puce dans la zone de l'extension.

Les boîtiers en quinconce s'appuient les uns contre les autres par leurs extensions : les boîtiers sont en contact le long de bords parallèles aux droites D1 et D2. D'autre part, l'extension d'un boîtier peut s'appuyer contre un petit côté du boîtier là où il n'y a pas d'extension.

Les boîtiers sont donc positionnés très précisément les uns par rapport aux autres dès lors que les dimensions (largeur et longueur) des extensions sont précisément usinées.

10

15

20

35

La largeur des extensions (dans la direction de défilement Ox) étant à peine supérieure à la largeur de la puce, les liaisons entre la puce et le boîtier se font exclusivement dans la zone principale de la surface supérieure du boîtier et pas dans les extensions : il n'y a pas de plot de connexion sur la surface supérieure du boîtier dans les extensions.

Autrement dit, la surface supérieure du boîtier a une forme rectangulaire allongée avec deux grands côtés et deux petits côtés et une extension sur chaque petit côté, débordant du rectangle, et les plots de connexion sont tous situés à l'intérieur du rectangle, lequel constitue la zone principale du boîtier, l'extension constituant une zone auxiliaire.

Les puces en quinconce se recouvrent mutuellement dans la zone des extensions, c'est-à-dire que la puce comporte des points photosensibles utiles dans la zone des extensions, et les points photosensibles d'une puce de rang impair voient une ligne d'image donnée un peu avant que les points photosensibles d'une puce adjacente de rang pair voient la même ligne d'image. Si la vitesse de défilement est V et si la distance entre les droites D1 et D2 est L, la ligne de rang pair voit la même ligne d'image après un temps L/V. Lors de la reconstruction d'image pour avoir une image en deux dimensions, on prendra soin d'associer les signaux fournis à un instant t par les puces de rang impair aux signaux fournis par les puces de rang pair à l'instant t+L/V.

Les points photosensibles qui sont en recouvrement mutuel permettent de n'avoir aucune zone aveugle dans la ligne de barrettes de points photosensibles : la plupart des points d'une ligne d'image sont vus par une seule barrette, mais dans la zone de recouvrement, les points sont vus

8

deux fois, une fois à l'instant t et une fois à l'instant t+L/V; un traitement de signal simple permet de donner une seule valeur à ces points, valeur qui peut être celle qui est lue par l'une ou l'autre puce ou la moyenne des deux valeurs lues, éventuellement pondérée en fonction de la position du point sur la barrette.

La longueur des extensions peut correspondre à la longueur nécessaire pour placer sur l'extension quelques dizaines de points photosensibles. Par exemple, pour une barrette de plusieurs centimètres de long et des points photosensibles au pas de 10 micromètres, on peut prévoir des extensions de 1 millimètre. Dans un exemple de capteur d'imagerie spatiale, la longueur du boîtier peut être de 5 centimètres, la largeur du boîtier peut être de 1 à 2 cm, et la largeur de la puce peut être de 2 ou 3 millimètres.

Sur la figure 6 on voit le détail, vu de dessus, d'un boîtier B2 de rang pair abouté à un boîtier B3 de rang impair.

15

20

30

35

La forme générale de la partie principale de la surface supérieure du boîtier est rectangulaire allongée, avec deux grands côtés 20 et 22 et deux petits côtés 24 et 26, et les petits côtés sont pourvus de deux extensions 30 et 32, respectivement à gauche et à droite du boîtier, qui s'étendent parallèllement à la direction d'allongement du rectangle.

La puce P2, en forme de barrette linéaire, est reliée électriquement au boîtier B2 par des fils de connexion reliant des plots 28 de la puce à des plots 34 du boîtier. C'est exclusivement sur la surface principale rectangulaire du boîtier, délimitée par les grands côtés 20 et 22 et les petits côtés 24 et 26, qu'on trouve des plots de connexion électrique 34. Il n'y a pas de plots de connexion de fils sur les extensions 30 et 32 qui, comme on le voit, sont presque entièrement recouvertes par la puce. On pourrait à la rigueur envisager qu'il y ait des plots 28 sur la puce dans la zone de l'extension, ces fils aboutissant sur des plots 34 du boîtier dans la zone principale.

Les boîtiers B2 et B3 sont aboutés par l'intermédiaire de leurs extensions respectives, extension droite 32 pour le boîtier B2, extension gauche 30' pour le boîtier B3 : l'extrémité gauche de l'extension 30' du boîtier B3 vient s'appuyer sur le petit côté droit 26 du boîtier B2 (ou vient presque s'appuyer si on préfère qu'il n'y ait pas complètement un contact mécanique

à cet endroit); de même l'extension 32 du boîtier B2 vlent s'appuyer (ou presque) contre le petit côté gauche du boîtier B3; et pour définir l'espacement entre les lignes de puces de rang pair et de rang impair, les extensions 32 et 30' viennent s'appuyer (ou presque) l'une contre l'autre dans la direction Ox par leurs bords latéraux qui sont perpendiculaires à la direction de défilement (bords parallèles à la direction d'allongement des barrettes) et qui sont en regard l'un de l'autre lorsque les boîtiers sont mis en place en quinconce.

L'espacement L entre les axes d'allongement des barrettes de points photosensibles des deux alignements de puces est égal à la largeur de l'extension, la puce étant placée au centre de l'extension pour que tous les ensembles puce+boîtier soient identiques. La largeur de l'extension est égale à la largeur de la puce, à quoi on peut rajouter une marge de tolérance de positionnement de quelques dizaines de micromètres (de préférence environ 50 micromètres à 200 micromètres, par exemple 50 ou 100 micromètres) tout autour de la puce. La marge à l'extrémité de l'extension peut être plus élevée dès lors qu'il y a un nombre suffisant de points photosensibles dans l'extension pour assurer un recouvrement d'image prise par deux puces adjacentes.

10

20

25

On a représenté sur la figure 6 la zone Z dans laquelle des points photosensibles 40 et 40', appartenant respectivement aux puces P2 et P3, sont en recouvrement mutuel, c'est-à-dire qu'ils peuvent voir (mais à des moments différents) les mêmes points d'une ligne d'image défilant dans la direction Ox perpendiculaire aux lignes de points photosensibles.

Comme on l'a dit précédemment, chaque puce en forme de barrette allongée peut comporter une ou plusieurs lignes de points photosensibles 40. Il y a notamment plusieurs lignes dans les barrettes de type TDI.

La figure 7 représente une variante de réalisation, moins intéressante que celle de la figure 6 en raison de la plus grande sensibilité du montage aux chocs et vibrations et en raison des moins bonnes performances thermiques et électriques des capteurs. Dans cette variante, il n'y a pas d'extension latérale sur le boîtier, le boîtier est exactement rectangulaire avec deux grands côtés 20 et 22 et deux petits côtés 24 et 26,

mais la puce déborde latéralement à droite et à gauche du boîtier de sorte que c'est la puce elle-même qui constitue l'extension servant à l'aboutement.

Les boîtiers en quinconce sont aboutés en faisant se toucher les puces par leurs bords latéraux débordants. L'extrémité d'une puce touche 5 (ou touche presque) un petit côté du boîtier adjacent, et un bord latéral débordant de la puce touche (ou touche presque) un bord latéral débordant de la puce adjacente. L'espacement entre les axes de la ligne de puces de rang pair et de la ligne de puces de rang impair est dans ce cas égal à la largeur des puces. Le recouvrement d'image se fait par les parties débordantes des puces adjacentes qui voient les mêmes points d'une ligne d'image.

10

15

20

L'invention est particulièrement applicable à des barrettes multilinéaires (plusieurs lignes de pixels) fonctionnant en mode TDI ("Time Delay Integration") où les signaux observés par une ligne sont ajoutés aux signaux observés par la ligne précédente en synchronisme avec le défilement de la barrette ; elle est aussi particulièrement applicable à des barrettes multispectrales où plusieurs lignes de pixels sont prévues, chaque ligne correspondant à une couleur ou une bande spectrale donnée ; l'invention est applicable plus généralement à l'imagerie de haute résolution, notamment pour l'imagerie spatiale.

5

10

15

20

REVENDICATIONS

1. Capteur d'image de grande dimension fonctionnant par défilement relatif de l'image par rapport au capteur, comportant plusieurs puces monolithiques individuelles (P1, P2, P3) aptes à détecter chacune une portion d'image linéaire perpendiculaire au sens de défilement (Ox), les puces individuelles étant disposées en deux groupes, les puces d'un groupe étant alignées pour détecter des portions d'image alignées et les puces de l'autre groupe étant alignées pour détecter d'autres portions d'image alignées mais décalées par rapport aux puces du premier groupe dans la direction de défilement relatif, les puces du deuxième groupe étant disposées en quinconce par rapport aux puces du premier groupe de manière que toutes les puces du premier groupe soient situées à côté d'au moins une puce du deuxième groupe, les puces étant montées chacune sur un boîtier, des fils de connexion étant connectés entre des plots de connexion du boîtier et des plots de connexion à la surface supérieure de la puce, caractérisé en ce que la surface supérieure du boîtier, sur laquelle est montée la puce, comporte une partie principale dont la forme est un rectange allongé dont la longueur est inférieure à la longueur de la puce et dont la largeur est supérieure à celle de la puce, la totalité des plots de connexion du boîtier (34) étant situés le long de la puce à l'intérieur de ce rectangle, toutes les puces possédant deux extrémités débordant du rectangle, une extrémité débordante d'une puce étant adjacente, par un côté parallèle à l'alignement des puces, à un côté, également parallèle à l'alignement des puces, de l'extrémité débordante d'une autre puce, les boîtiers étant identiques et juxtaposés sans retournement.

25

- 2. Capteur d'image selon la revendication 1, caractérisé en ce que le boîtier comporte deux extensions (30, 32) adjacentes à la partie principale rectangulaire, cette extension s'étendant sous la partie de puce débordante.
- 3. Capteur d'image selon la revendication 2, caractérisé en ce que les extensions sont légèrement plus larges et plus longues que cette partie de puce débordante sous laquelle elles sont situées.

5

10

15

12

- 4. Capteur d'image selon la revendication 3, caractérisé en ce que la largeur de l'extension du boîtier est supérieure d'environ 50 micromètres à 200 micromètres à la largeur de la puce.
- 5. Capteur d'image comportant plusieurs barrettes de détection d'image linéaires associées pour former un capteur d'image linéaire de longueur supérieure à celle de chaque barrette, caractérisé en ce que les barrettes (P1, P2, P3) sont montées sur des boîtiers (B1, B2, B3) dont la surface supérieure a une forme de rectangle allongé pourvu, sur deux côtés opposés du rectangle (24, 26), de deux extensions (30, 32) sensiblement recouvertes par les extrémités de la barrette, deux boîtiers étant adjacents par une extension respective de chacun, aucun plot de connexion n'étant présent sur les boîtiers dans la région des extensions, et les boîtiers étant identiques et juxtaposés sans retoumement.

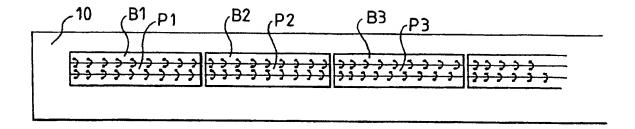


FIG.1

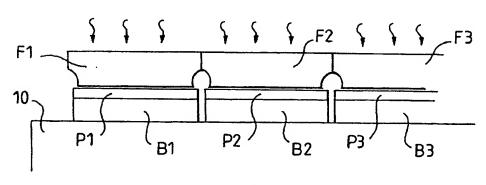
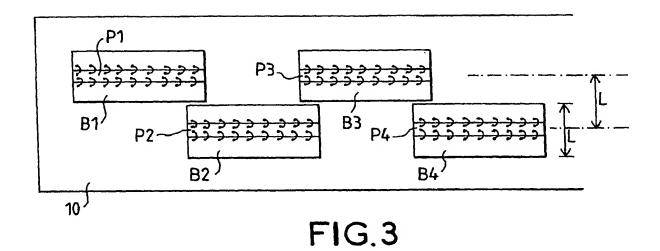


FIG.2



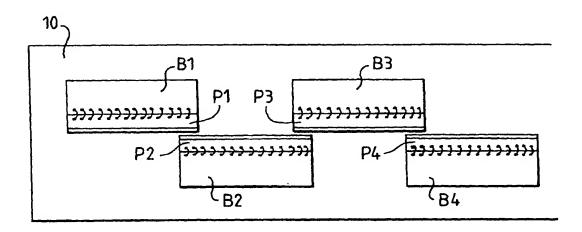
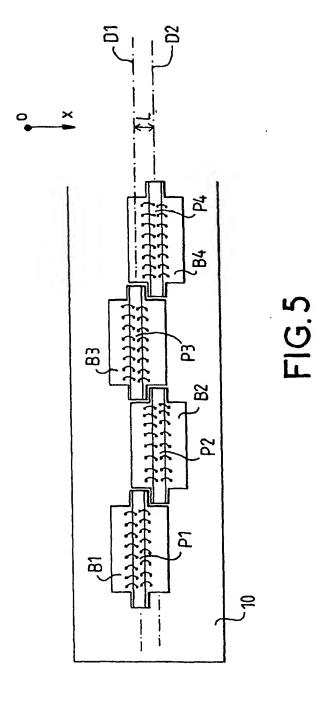
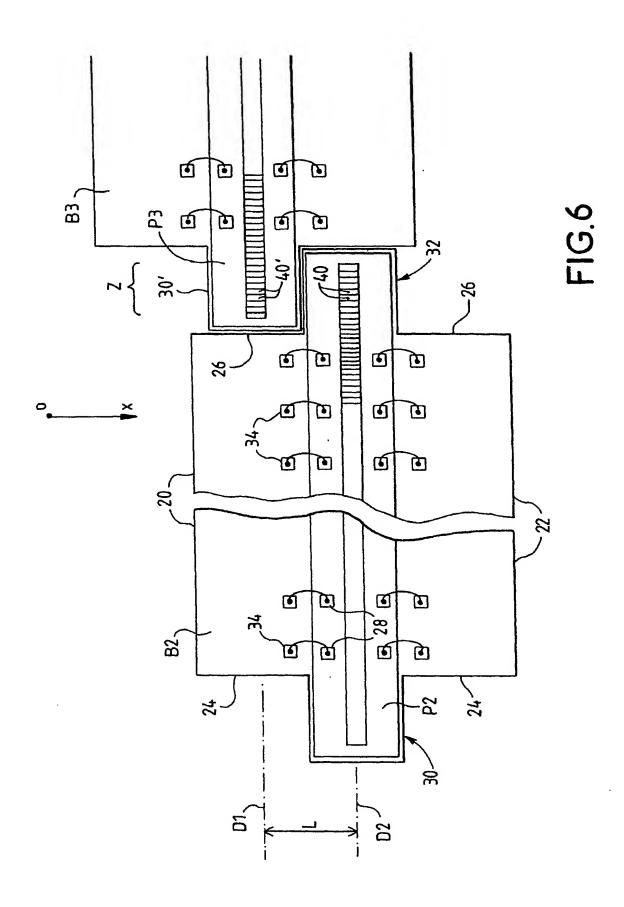
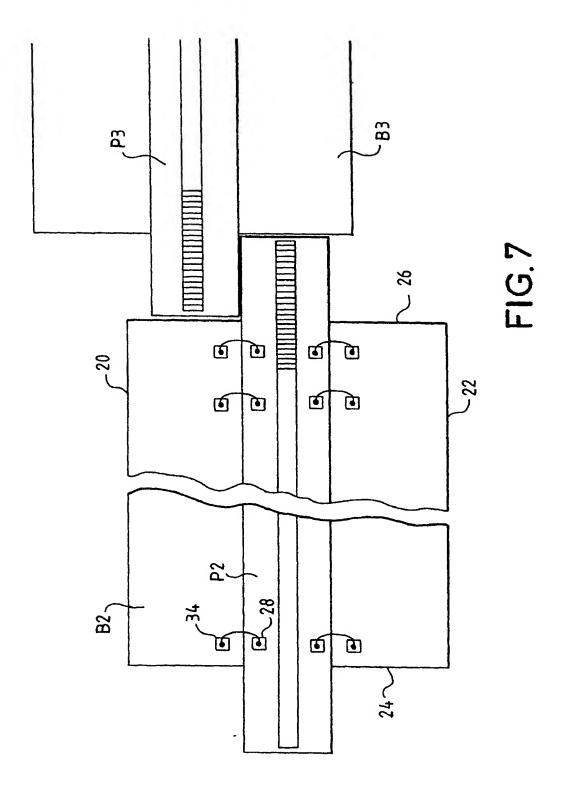


FIG.4







INTERNATIONAL SEARCH REPORT

International Application No
PCT/EP2004/051239

		j	rc1/Er2004/051239
A. CLASSIF IPC 7	RICATION OF SUBJECT MATTER H04N3/15		
According to	International Patent Classification (IPC) or to both national classification	on and IPC	
B. FIELDS	SEARCHED		
Minimum do IPC 7	cumentation searched (classification system followed by classification $H04N$	symbols)	
Documentat	ion searched other than minimum documentation to the extent that suc	ch documents are Incl	ided in the fields searched
Electronic da	ata base consulted during the international search (name of data base	and, where practical	, search terms used)
EPO-In	ternal, PAJ		
C. DOCUME	ENTS CONSIDERED TO BE RELEVANT		
Category •	Citation of document, with Indication, where appropriate, of the relev	vant passages	Relevant to claim No.
Α .	US 4 987 477 A (IKENO MASAHIKO) 22 January 1991 (1991-01-22) column 10, line 57 - column 11, l	ine 6	1-5
Α	PATENT ABSTRACTS OF JAPAN vol. 0092, no. 34 (E-344), 20 September 1985 (1985-09-20) & JP 60 086963 A (RICOH KK), 16 May 1985 (1985-05-16) abstract		1-5
	·		
Furt	ther documents are listed in the continuation of box C.	χ Patent family	members are listed in annex.
'A' docum consi 'E' earlier filing 'L' docum which citatic 'O' docum other 'P' docum later t	sent defining the general state of the art which is not dered to be of particular relevance document but published on or after the international date ent which may throw doubts on priority claim(s) or is clied to establish the publication date of another on or other special reason (as specified) ent referring to an oral disclosure, use, exhibition or means sent published prior to the international filing date but than the priority date claimed	or priority date a cited to underste invention "X" document of particannot be consist involve an inventicannot be consist document is conments, such con in the art. "8" document member	blished after the International filing date and not in conflict with the application but and the principle or theory underlying the cular relevance; the claimed invention lered novel or cannot be considered to ive step when the document is taken alone cular relevance; the claimed invention lered to involve an inventive step when the ablined with one or more other such docubination being obvious to a person skilled or of the same patent family
1	actual completion of the international search	Date of mailing of 23/11/	the International search report 2004
	mailing address of the ISA European Patent Office, P.B. 5818 Patentlaan 2 NL – 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,	Authorized office Bequet	
	Fax: (+31–70) 340–3016	Deque	, .

INTERNATIONAL SEARCH REPORT

information on patent family members

International Application No
PCT/EP2004/051239

Patent document clted in search report		Publication date	Patent family member(s)		Publication date	
US 4987477	Α	22-01-1991	JP JP JP	2038361 C 3041767 A 7077261 B	28-03-1996 22-02-1991 16-08-1995	
JP 60086963	A	16-05-1985	NONE			

RAPPORT DE RECHERCHE INTERNATIONALE

Demande Internationale No
PCT/EP2004/051239

			PC1/EP2004	1/051239
A. CLASSEN CTR 7	WENT DE L'OBJET DE LA DEMANDE H04N3/15			
010 /	10403/15			
				1
Selon la clas	sification internationale des brevets (CIB) ou à la fois selon la classificat	ion nationale et la Ci	В	
	ES SUR LESQUELS LA RECHERCHE A PORTE			
CIB 7	on minimale consultée (système de classification suivi des symboles de HO4N	classement)		
	110-111			
D				
Documentan	ion consultée autre que la documentation minimale dans la mesure ou c	es documents relève	nt des domaines su	r lesquels a porté la recherche
Base de don	nées électronique consultée au cours de la recherche internationale (no	om de la base de don	nées, et si réalisabl	e, termes de recherche utilisés)
EPO-Int	ternal, PAJ			}
				Ì
C DOCUME	ENTS CONSIDERES COMME PERTINENTS			
Catégorie e	Identification des documents cilés, avec, le cas échéant, l'indication de			
Categorio	recommendation des documents ches, avec, le cas echeant, l'indication de	es passages peninen	is	no, des revendications visées
A	US 4 987 477 A (IKENO MASAHIKO)			1 5
^	22 janvier 1991 (1991-01-22)			1-5
	colonne 10, ligne 57 - colonne 11,	liane 6		
. 1	CT 000 CT 100 TO			
A	PATENT ABSTRACTS OF JAPAN			1-5
	vol. 0092, no. 34 (E-344), 20 septembre 1985 (1985-09-20)			
	& JP 60 086963 A (RICOH KK).			}
	16 mai 1985 (1985-05-16)			
	abrégé			
	upt life som may upp			
			'	
			'	
1				
'				
			<u> </u>	
Voir	la suite du cadre C pour la fin de la liste des documents	X Les document	s de familles de bre	evets sont Indiqués en annexe
° Catégories	s spéciales de documents cités;	document ultárious	surblid après la dat	e de dépôt international ou la
"A" docume	ent définissant l'état général de la technique, non	date de priorité et	n'appartenenant pi	e de depot international ou la as à l'état de la emprendre le principe
	déré comme particulièrement pertinent ent antérieur, mais publié à la date de dépôt international	ou la théorie cons	tituant la base de l'	invention
ou apı	res cette date	être considérée o	omme nouvelle ou d	Inven tion revendiquée ne peut comme impliquant une activité
pnorm	ent pouvant jeter un doute sur une revendication de é ou cité pour déterminer la date de publication d'une (tatton ou pour une relect préside (felle authetitus)	inventive par rapp document particuli	oort au document co èrement pertinent: l'	onsidéré isolément 'inven tion revendiquée
"O" docum	ent se référant à une divulgation orale, à un usage, à	ne peut être cons	idérée comme impli	iquant une activité inventive n ou plusieurs autres
une ex	xposition ou tous autres moyens ent publié avant la date de dépôt international, mals	documents de mé	eme nature, cette co	ombinaison étant évidente
posté	rieurement à la date de priorité revendiquée	document qui fait p		amille de brevets
Date à laqu	elle la recherche internationale a été effectivement achevée	Date d'expédition	du présent rapport	de recherche internationale
1	.5 novembre 2004	23/11/2	2004	
Nom et adre	esse postale de l'administration chargée de la recherche internationale Office Européen des Brevets, P.B. 5818 Patentiaan 2	Fonctionnaire auto	orisé	
Ţ	NL – 2280 HV Rijswijk		_	
1	Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016 Bequet, . T			

RAPPORT DE RECHERCHE INTERNATIONALE

Renseignements relatifs aux membres de familles de brevets

Demando Internationale No PCT/EP2004/051239

Document brevet cité au rapport de recherch		Date de publication		iembre(s) de la nille de brevet(s)	Date de publication
US 4987477	Α	22-01-1991	JP JP JP	2038361 C 3041767 A 7077261 B	28-03-1996 22-02-1991 16-08-1995
JP 60086963	Α	16-05-1985	AUCUN		

Formulaire PCT/ISA/210 (annexe families de brevets) (Janvier 2004)